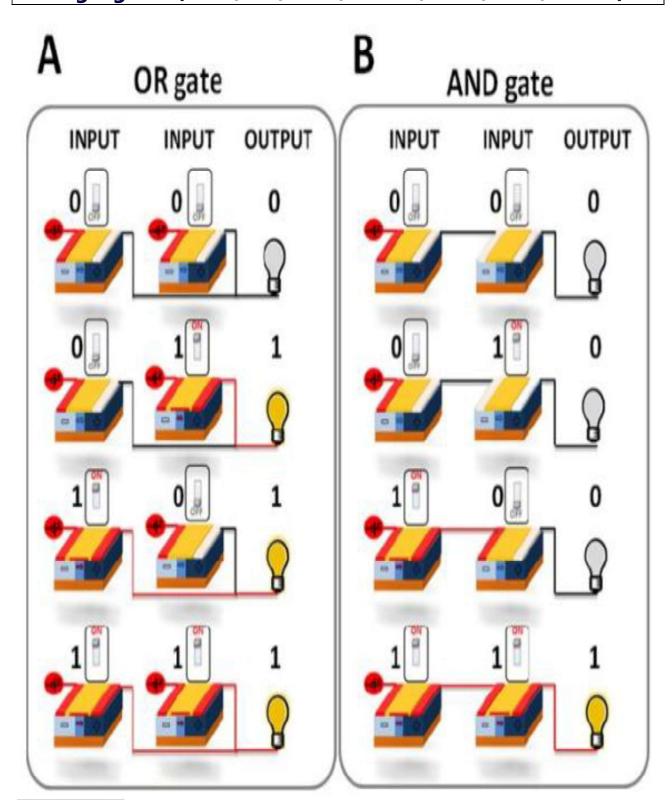


كلية الهندسة والتقنيات الهندسية قسم تقنيات الحاسوب مادة مباديء الرقمية المرحلة الاولى - الكورس الاول

Lec._5

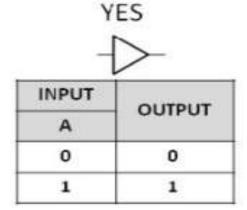
Logic gates (AND, OR, NOT, NAND, NOR, XOR, XNOR)

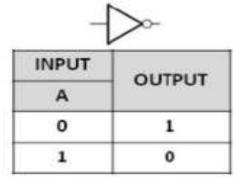


Engineering and Engineering Technologies College Computer Techniques Engineering Department Digital Fundamentals first Stage - First Course

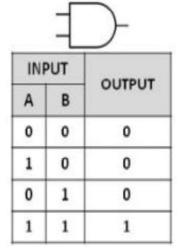


كلية الهندسية والتقنيات الهندسية قسم تقنيات الحاسوب مادة مباديء الرقمية المرحلة الاولى - الكورس الاول

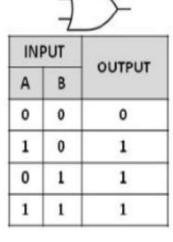




NOT

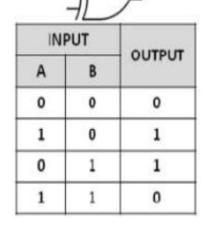


AND



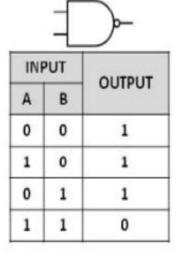
NOR

OR



XNOR

XOR



NAND

INPUT		OUTDUT
В	Α	OUTPUT
0	0	1
0	1	0
1	0	0
1	1	0

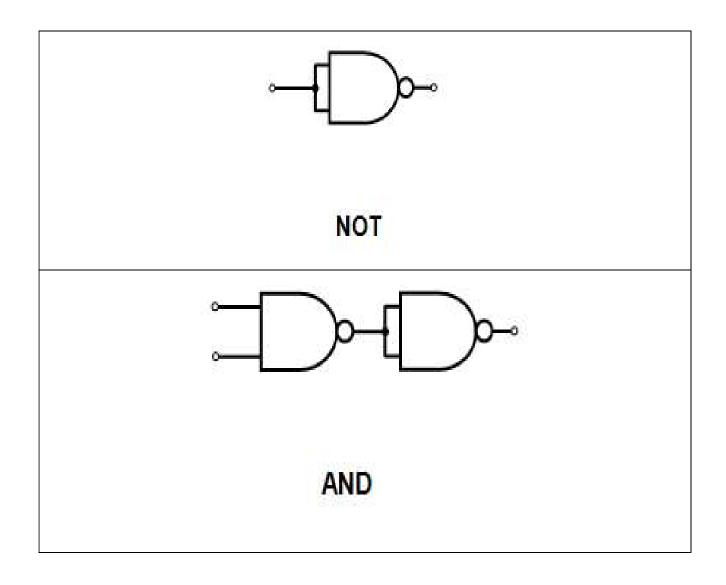
INPUT		OUTDUT
Α	В	OUTPUT
0	0	1
1	0	0
0	1	0
1	1	1



كلية الهندسية والتقنيات الهندسية قسم تقنيات الحاسوب مادة مباديء الرقمية المرحلة الاولى - الكورس الاول

Making other logic gates from NAND gates

The circuits below show you how to make a NOT, OR, NOR and AND gate using NAND gates.



Engineering and Engineering Technologies College Computer Techniques Engineering Department Digital Fundamentals first Stage - First Course



كلية الهندسة والتقنيات الهندسية قسم تقنيات الحاسوب مادة مباديء الرقمية المرحلة الاولى - الكورس الاول

