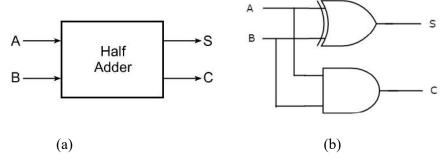


كلية الهندسة والتقنيات الهندسية قسم تقنيات الحاسوب مادة مباديء الرقمية المرحلة الاولى - الكورس الاول

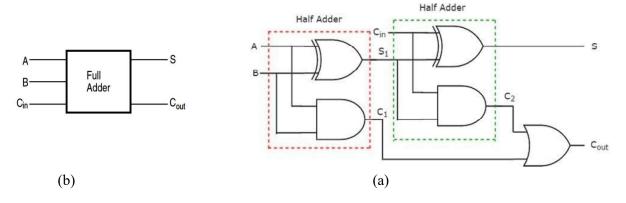
Lec._10

Arithmetic operations (half adder, full adder circuit)

Half Adder and Full Adder



)a لدائرة (Block diagram) لدائرة (Half Adder) لدائرة (Block diagram) مخطط الكتلة كالمنطقية التي تمثل



(a) الدائرة المنطقية التي تمثل Block diagram) مخطط الكتلة (b) Full Adder لدائرة

Half Adderجدول

A	В	S	C
0	0	0	0
0	1	1	0
1	0	1	0
1	1	0	1

Full adderجدول

A	В	Cin	S	Cout
0	0	0	0	0
0	0	1	1	0
0	1	0	1	0
0	1	1	0	1
1	0	0	1	0
1	0	1	1	0
1	1	0	0	1
1	1	1	1	1

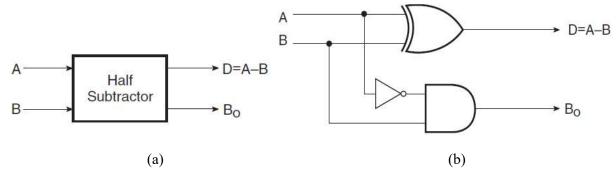


كلية الهندسة والتقنيات الهندسية قسم تقنيات الحاسوب مادة مباديء الرقمية المرحلة الاولى - الكورس الاول

Lec. 11

Arithmetic operations (Half subtractor, Full subtractor circuit)

Half Subtractor and Full Subtractor



Half Subtractor) هخطط الكتلة (Block diagram) الدائرة المنطقية التي تمثل ه (1 الشكل Subtractor.

