تصميم وبناء دوائر الكترونية لمنظومتي ارسال واستلام ذات البعدين بميزة الارسال العالي جداً بنصف قدرة البث باستخدام تقنية FPGA

أ.د نجاح جبار / جامعة بابل أ. د. عبد الكريم عبد الرحمن كاظم / جامعة المستقبل أ. د. سمير جاسم المرعب/ جامعة بابل



الخلاصة

تقدم هذه البراءة تصميمين مختلفين لمرسلة ومستلمة إشارات ذات ارسال عال جداً بتقنية البعدين وبمعدل قدرة ارسال dB = أي نصف قدرة الارسال. تم تصميم هذه الدوائر بطريقة بحيث تحتاج إلى مصدر إشارة واحد فقط لإتمام التضمين ثنائي الابعاد حيث يتم الاستفادة من الطول الزمني للنبضة المرسلة Transmitted Pulse Duration لتضمين بيانات بسرع أعلى بكثير منها واستخدام الناتج في تقطيع حامل الإشارة الميكروي Microwave Data Carrier. أيضاً، تم التركيز على البساطة الشديدة في التصميم وذلك بالاعتماد قدر الإمكان على البوابات المنطقية والاستغناء عن الدوائر والعمليات الرياضية المعقدة لضمان صغر وبساطة التصميم وقلة الاحتياج إلى مساحة لتصنيعها والقدرة المطلوبة للتشغيل. المنظومة الأولى صممت للتعامل مع مصادر البيانات ذات الارسال التدفقي Stream Data Source مثل مصادر الوسائط المتعددة Multimedia Sources حيث تكون الارسال باتجاه واحد مستمر مع الزمن. المنظومة الثانية مصممة للتعامل مع البيانات الكتلوية Bulk Data Sources مثل الملفات. مع هذا يمكن استخدام هذه الدوائر مع أي مصدر إشارة يماثل المصادر السابقة. تم تنفيذ هذه المنظومات على بطاقة FPGA لأن هاتين المنظومتين تعملان بطريقة المعالجة المتوازية بتطابق الزمن Time Concurrent Parallel Processing لضمان أسرع معالجة ممكنة مما يقال الز من المطلوب لتهيئة الإشار ات للإر سال بشكلها النهائي.